

## Описание вычислительного модуля FPGA-12

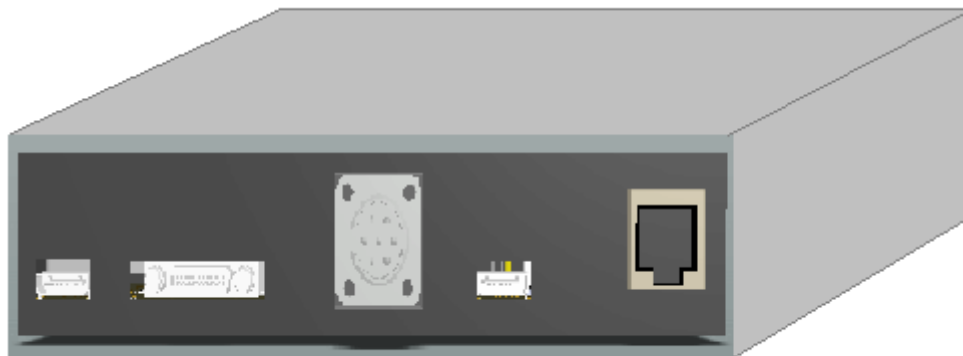
Вычислительный модуль FPGA-12 на базе программируемых логических схем предназначен для:

- приема видеоданных, поступающих с промышленных видеокамер технического зрения по высокоскоростным интерфейсам (суммарно до 10 Гб/сек);
- мультиспектральной обработки изображений трех видеокамер в реальном времени, формирования единого синтетического изображения, содержащего информацию всех камер;
- передачи результатов обработки по стандартному каналу связи 100 Base-T на удаленный вычислитель.

Вычислительный модуль FPGA-12 обеспечивает:

- стыковку с асинхронно работающими видеокамерами с интерфейсами:
  - Power on Camera link (PoCL) – 1 шт.;
  - LVDS «7в1» интерфейс – 2 шт.;
- обработку до трех видеосигналов в реальном времени параллельно с использованием ПЛИС Altera EP4CE22F17C7 и Xilinx XC6SLX9-2CSG324, 4 блоков памяти общей емкостью 200 Кбайт
- передачу обработанной информации по стандарту 100 Base-T

Вычислительный модуль содержит встроенный источник питания и выполнен в корпусе 150x75x30.



Стоимость вычислительного модуля –550 000 руб. без НДС.